

Willkommen
im Land zum Leben.



Offene Stelle

Wissenschaftliche/r Mitarbeiter/in (w/m/d) Compute-in-Memory Architectures

Einsatzdienststelle(n) **Universität Rostock**
Albert-Einstein-Str. 26
18059 Rostock

Bewerbung bis **14.10.2026**

Arbeitsbeginn **schnellstmöglich**

Beschäftigungsdauer **befristet für 3 Jahre,
Weiterführung der Beschäftigung
wird angestrebt**

Arbeitszeit **Vollzeit, teilzeitfähig**

Besoldung/
Entgeltgruppe **E 13 TV-L**
[Übersicht der Verdienstmöglichkeiten](#)

Ansprechperson(en) [Herr Jun.-Prof. Chirag Sudarshan](#)
[Frau Pia-Lucy Dahl](#)

Job-ID **17321**

Die Universität Rostock bietet Ihnen eine vielfältige, abwechslungsreiche und anspruchsvolle Tätigkeit in einer traditionsbewussten, aber dennoch innovativen, modernen und familienfreundlichen Hochschule in einer lebendigen Stadt am Meer.

An der Fakultät für Informatik und Elektrotechnik, Institut für Angewandte Mikroelektronik und Datentechnik, Lehrstuhl für Emerging Computing Technologies and Architectures besetzen wir vorbehaltlich haushaltsrechtlicher Regelungen zum nächstmöglichen Zeitpunkt befristet für 3 Jahre (Weiterführung der Beschäftigung wird angestrebt) die folgende Stelle:

Ihre Aufgaben

- Forschen auf dem Gebiet Compute-in-Memory-(CIM-)Architekturen für KI und datenintensive Anwendungen mit dem Ziel der wissenschaftlichen Qualifizierung (Promotion)
- Entwickeln neuartiger CIM- und speicherzentrierter Hardware-Beschleuniger
- Entwickeln analoger und Mixed-Signal-Schaltungen für Speicherperipherie und Recheneinheiten von CIM-Architekturen
- Entwerfen digitaler Hardware mit Verilog/SystemVerilog
- Durchführen von ASIC-Implementierungen sowie Mitwirken an Silizium-Prototypen und deren experimenteller Validierung
- wissenschaftliche, forschungsbasierte Lehre im Umfang von 4 SWS (Übungen, Praktika) auf dem Gebiet Compute-in-Memory Architekturen und datenintensives Rechnen, mit dem Ziel Studierende zu eigenständiger wissenschaftlicher Arbeit zu befähigen
- Veröffentlichen der Forschungsergebnisse auf internationalen Fachkonferenzen und in renommierten wissenschaftlichen Fachzeitschriften
- Zusammenarbeit mit akademischen und industriellen Partnern

Ihr Profil

- abgeschlossenes Hochschulstudium (Diplom, Master oder vergleichbarer Abschluss) in Elektrotechnik, Mikroelektronik, Informatik, Physik oder einem verwandten Fachgebiet, vorzugsweise mit sehr guten Ergebnissen
- fundierte Kenntnisse in einem oder mehreren der folgenden Bereiche: Analog-/Mixed Signal-Schaltungsentwurf, Rechnerarchitekturen, Digital Design, Hardware-Beschleuniger und neuartige Speichertechnologien

- Motivation und Bereitschaft, an einem innovativen Forschungsprojekt mitzuwirken
- Bereitschaft, ernsthaft und engagiert an einem Vorhaben der eigenen wissenschaftlichen Qualifizierung zu arbeiten (Hardware für KI- und datengetriebene Anwendungen)
- sehr gute Englischkenntnisse in Wort und Schrift
- wünschenswerte Qualifikationen:
- Erfahrung im ASIC-Design-Flow und im Umgang mit branchenüblichen EDA-Tools
- Erfahrung im analogen IC-Design oder im Entwurf von Speicherschaltungen
- sehr gute Kenntnisse in der hardwarebasierten Entwicklung mit Verilog/SystemVerilog
- Berufserfahrung in der Halbleiterindustrie
- gute Deutschkenntnisse in Wort und Schrift

Das bieten wir Ihnen

- flexible Arbeitszeiten
- 30 Tage Urlaub
- Jahressonderzahlung/ Betriebliche Altersvorsorge
- Familienbüro
- Gesundheitsmanagement & Hochschulsport
- Welcome Center / Willkommenstag
- die Möglichkeit zur Weiterbildung
- die Möglichkeit, auch von zu Hause zu arbeiten
- Karriereberatung für Nachwuchswissenschaftler/innen
- Möglichkeit zum Dienstradleasing
- Mitarbeiterparkplatz / Mensa - Mitarbeitendentarif
- 24.12. & 31.12. arbeitsfrei
- Möglichkeit zur Promotion



Hinweise zum Bewerbungs- und Auswahlverfahren

Wir schätzen Vielfalt in der Landesverwaltung Mecklenburg-Vorpommern und begrüßen daher alle Bewerbungen – unabhängig von Alter, Herkunft, Geschlecht, sexueller Identität, Behinderung oder Weltanschauung.

Bewerbungen von Frauen begrüßen wir besonders.

Schwerbehinderte Bewerberinnen und Bewerber und ihnen Gleichgestellte berücksichtigen wir bei gleicher Eignung bevorzugt. Wir empfehlen Ihnen daher, auf eine Schwerbehinderung bzw. Gleichstellung bereits im Anschreiben hinzuweisen.

Die tarifliche Erfahrungsstufe legen wir unter Berücksichtigung Ihrer bisherigen Berufserfahrung individuell fest.

Sofern Sie diese Stelle in Teilzeit ausüben möchten, ist dies unter Berücksichtigung der dienstlichen Anforderungen grundsätzlich möglich.

Die Befristung des Arbeitsverhältnisses richtet sich nach § 2 (1) Wissenschaftszeitvertragsgesetz.

Wir freuen uns auf Ihre Bewerbung (Anschreiben, Lebenslauf, Abschlusszeugnis mit Angabe der Abschlussnote) bis spätestens **14.10.2026**. Wir können nur Bewerbungen berücksichtigen, die über unsere Homepage eingehen. Dazu senden Sie uns bitte Ihre Unterlagen über den Button "Online Bewerbung" am Ende eines Stellenangebots zu. E-Mail-Bewerbungen können wir leider nicht akzeptieren.

Bewerbungsunterlagen, die unvollständig sind, können im weiteren Verlauf des Auswahlverfahrens unberücksichtigt bleiben.

Bewerbungs- und Fahrkosten können wir leider nicht übernehmen.

Datenschutzhinweise

Ihre Daten aus den Bewerbungsunterlagen werden ausschließlich für den Zweck des Bewerbungsverfahrens verarbeitet. Weitere Informationen finden Sie in unseren Datenschutzbestimmungen:

[Datenschutzbestimmungen zu Ihrer Bewerbung](#)

Weiterführende Informationen

Moderne KI-Anwendungen und datenintensive Rechenlasten werden zunehmend durch den Datentransfer zwischen Speicher- und Recheneinheiten begrenzt. Dieses Forschungsprojekt konzentriert sich auf die Entwicklung von Rechenarchitekturen der nächsten Generation, um den sogenannten Speicherengpass zu reduzieren und energieeffizientes Rechnen zu ermöglichen. Die Forschung wird an der Entwicklung und Implementierung von Hardware Beschleunigerarchitekturen unter Verwendung neuartiger Speichertechnologien arbeiten. Die konkreten Forschungsinhalte und Ziele werden gemeinsam mit der/dem Kandidatin/en festgelegt und können an den jeweiligen fachlichen Hintergrund sowie die individuellen Interessen angepasst werden.

Wir freuen uns auf Ihre Bewerbung!

Ansprechperson(en)

Herr Jun.-Prof. Chirag Sudarshan

Ansprechperson für fachliche Fragen

Tel.: 0381 498 7260

E-Mail: c.sudarshan@uni-rostock.de

Frau Pia-Lucy Dahl

Ansprechperson für weitere Fragen

Tel.: 0381 498 1292

Ihre Bewerbung nimmt die Dienststelle
Universität Rostock
gern auf folgendem Weg entgegen:

Online-Bewerbung

Wir freuen uns auf Ihre Bewerbung über unsere externe Bewerbungsplattform.
Zum Online-Bewerbungsformular gelangen Sie über folgenden Link:

<https://jobs.uni-rostock.de/zovad>

Bitte beachten Sie auch die [Hinweise zum Bewerbungsverfahren](#).

Universität Rostock



Ausführliche Stellenbeschreibungen, Informationen zum Arbeitgeber Land M-V und alle aktuell ausgeschriebenen Stellen sowie Ausbildungs- und Studienplätze finden Sie im Karriereportal der Landesverwaltung:

www.Karriere-in-MV.de